



COURSE: Semiconductor Integrated Circuits - Technology and Design

Audience: Open to all students in Electronics, Physics, Electrical Engineering, Telecommunications, Computer Sciences or electronics enthusiast.

Venue: ECAD laboratory, Room 1113, TU-Sofia

Dates: Feb-25 to Mar-25

Time: schedule synchronized with the University workload.

Curriculum:

- MOSFET - structure, working and topology, RFCMOS technology;
- Introducing and practice with the system for integrated circuits design Cadence IC;
- Individual project including design and evaluation of a basic electronic circuit (e.g. simple amplifier, oscillator, current mirror, etc.).

The course will be in Bulgarian.

The course is free for the University students. Students, passed successfully the course, will receive an official certificate from TU-Sofia. Also, they will have the opportunity to continue with the training program or to be employed by the Bulgarian branch of GLOBALFOUNDRIES.

The course will start at February 25, 11:00, the hall of Library Center of TU-Sofia with introductory lectures led by:

Dr. Manfred Horstmann, Vice President Technology Development and Integration, GLOBALFOUNDRIES

Prof. Marin Hristov, Head of ECAD Lab – TU Sofia, CEO of Research, Development & Innovation Consortium at Sofia Tech Park.

To enroll: Visit the ECAD Laboratory (TU-Sofia, room 1113) or sent an e-mail to: mhristov@ecad.tu-sofia.bg

Subscription deadline: 24-Feb-2020

Organised by:



GLOBALFOUNDRIES®



Курс: Полупроводникови интегрални схеми – технология и проектиране

Курсът е предназначен за всички студенти по електронна техника, физика, телекомуникации, изчислителна техника, електроинженерство, любители на електрониката.

Място: Лаборатория ЕСАД, зала 1113, ТУ-София

Курсът ще се проведе от 25.02 до 25.03.

Часовият график ще бъде синхронизиран с учебната програма на студентите.

Курсът ще бъде открит на 25.02. от 11:00 в залата на Библиотечно-информационния център на ТУ-София с уводни лекции на:

Д-р Манфред Хорстман, вицепрезидент технологично развитие, GLOBALFOUNDRIES

Проф. Марин Христов, ръководител ЕСАД лаборатория на ТУ-София; директор СНИРД към София Тех Парк

Записване: Лаб. ЕСАД (ТУ-София, зала 1113) или e-mail до mhristov@ecad.tu-sofia.bg

Крайна дата за записване: 24.02.2020

Курсът включва:

- устройство, принцип на действие, топология на MOSFET транзистор, RFCMOS технология;
- запознаване и практическа работа със система за проектиране на интегрални схеми Cadence IC;
- индивидуален проект, включващ проектиране на базова електронна схема (напр. усилвател, генератор, токово огледало или др.).

Обучението е на български език.

Курсът е безплатен за студенти. Студентите, успешно преминали курса, ще получат официален сертификат от ТУ-София и ще имат възможност да се включат в стажантската програма или да започнат работа в отдела на GLOBALFOUNDRIES в България.

Organised by:



GLOBALFOUNDRIES®